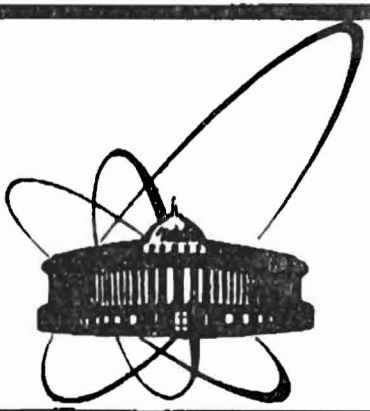

объединенный
институт
ядерных
исследований
дубна

Р11-88-852

Н.М.Никитюк

БЫСТРЫЙ АЛГОРИТМ ДЛЯ ВЫПОЛНЕНИЯ ОПЕРАЦИИ УМНОЖЕНИЯ В ПОЛЕ ГАЛУА $GF(2^m)$

Направлено в журнал
"Управляющие системы и машины"

1988

I. Введение

В связи с широким развитием алгебраических методов обработки цифровых сигналов /I,2/ и создаваемых для этих целей различного рода специализированных процессоров /4/ возникает необходимость в совершенствовании аппаратных методов выполнения операций в поле $GF(2^m)$. Это касается прежде всего таких операций, как умножение, деление и возведение в степень элементов поля $GF(2^m)$. Выполнение подобных операций одновременно над двумя элементами не вызывает особых затруднений, и они довольно просто реализуются как на дискретных компонентах /3 - 6/, так и на основе ППЗУ /4,7,I0/. В задачах, связанных с решением уравнения положения ошибок в процессе декодирования БЧХ-кодов и вычисления определителей приходится создовать схемы для вычисления сложных формул , содержащих большое количество сомножителей, находящихся под степенью. В работе /7/ операция умножения элемента А на сомножитель $(B)^2$ выполняется в два этапа . В начале вычисляется квадрат элемента В и затем с помощью схемы умножения получается произведение $A(B)^2$. В работах /5,6,8/ автором показано, что вычисление подобных и более сложных выражений в поле $GF(2^m)$ можно совместить в одном такте.

Например, в процессе решения уравнения третьей степени вычисляется формула /7/

$$Z = \frac{S_1^5 + S_5}{S_1^3 + S_3} , \qquad (I)$$

где S_1 , S_3 , S_5 - синдром БЧХ-кода, исправляющего три ошибки. Поскольку в результате вычислений по формуле (I) должен получиться заведомо известный элемент поля, то ППЗУ можно запрограммировать таким образом, что при подаче на его входы значение синдрома можно получить правильный результат с задержкой, определяемой типом ППЗУ. Другими словами, сложность вычислений алгебраических выражений в поле $GF(2^m)$ с использованием ППЗУ определяется количеством различных элементов, входящих в данную формулу. Причем отдельные члены выражения могут находиться под степенью.

Следует отметить, что для выполнения различного рода операций в поле $GF(2^m)$ нередко используются логарифмы /7,9/. В связи с появлением быстродействующих ППЗУ большой емкости методы вычислений над логарифмами элементов поля приобретают все более широкое применение в кодирующих и декодирующих устройствах БЧХ-кодов и в специализированных процессорах /I0/. Однако в этих работах используется такой алгоритм, в котором предусмотрено выполнение операций одно-

временно только над двумя элементами. В данной работе приводится описание быстрого алгоритма, с помощью которого можно выполнять операции одновременно над произвольным количеством сомножителей. Работа алгоритма поясняется с помощью предложенного автором устройства. Кроме того, рассмотрен вариант схемы умножения, построенной на основе ПЛМ.

2. Метод циклической компрессии

С целью наглядности и компактности изложения, а также учитывая, то, что алгебра Галуа носит модулярный характер, суть быстрого алгоритма рассмотрим на конкретном примере.

Рассмотрим поле $GF(2^4)$, образованное над неприводимым полиномом четвертой степени $X^4 \oplus X \oplus I$, $(m = 4)$. При условии, что элемент $a = 0100$ - корень этого полинома, пользуясь правилами выполнения операций над элементами в поле $GF(2^4)$ /9/, из уравнения $a^4 = a \oplus I$ получим I5 ненулевых элементов поля, которые приведены в таблице I слева. Здесь же справа даны их логарифмы по основанию a. Правила выполнения операций над логарифмами в поле $GF(2^m)$ мало чем отличаются (с учетом конечности поля) от операций над обычными числами.

Умножение двух элементов сводится к циклическому сложению их степеней по модулю $2^m - I$, а операция деления элемента A на элемент B эквивалентна сложению по модулю $2^m - I$ степени элемента A со степенью элемента B^{-I}, обратного к элементу B ($BB^{-I} = I$) с учетом обратного преобразования логарифмов в антилогарифмы.

Например, пусть элемент $A = a^7$ и элемент $B = a^{I0}$. Имеем

$\log_a a^7 = 0111$ и $\log_a a^{10} = I0I0$ (младший разряд справа). Складывая степени элементов A и B, получим

$$\begin{array}{r} 0111 \\ +\ I0I0 \\ +\ \underset{\longrightarrow}{\ I\ } \\ \hline 00I0 \end{array},$$

т.е. степень произведения $a^7 a^{I0}$ равна двум, так как $a^7 a^{I0} = a^{I5} a^2 = a^2$ в поле $GF(2^4)$.

Аналогично в случае деления имеем

$$\log_a A/B = \log_a A + \log_a (B^{-I}).$$

При ручных вычислениях удобно пользоваться правилом: для вычисления степени обратного элемента B^{-I} к элементу B достаточно к величине $2^m - I$ прибавить по модулю два степень элемента B. Так, степень обратного элемента к элементу a^{I0} равна пяти, так как $a^{10} \cdot a^5 = a^{15} = a^0$

*Знак $\oplus$ обозначает "Сумма" по модулю два.

$$\begin{array}{r} +\ 1111 \\ +\ I0I0 \\ \hline 0I0I \end{array}.$$

Тогда $\log_a A/B$ равен

$$\begin{array}{r} +\ 0111 \\ +\ 0I0I \\ \hline I100 \end{array} = I2_{I0}.$$

Таблица I

Элементы поля $GF(2^4)$	Логарифмы по основанию a
$a^0 = I000$	0000
$a^I = 0I00$	000I
$a^2 = 00I0$	00I0
$a^3 = 000I$	00II
$a^4 = II00$	0I00
$a^5 = 0II0$	0I0I
$a^6 = 00II$	0II0
$a^7 = II0I$	0III
$a^8 = I0I0$	I000
$a^9 = 0I0I$	I00I
$a^{I0} = III0$	I0I0
$a^{II} = 0III$	I0II
$a^{I2} = IIII$	II00
$a^{I3} = I0II$	II0I
$a^{I4} = I00I$	III0
$a^{I5} = a^0$	IIII

Чтобы существенно сократить время циклического суммирования степеней элементов поля при большом числе слагаемых автором предложены алгоритм циклической компрессии степеней и способ построения соответствующего устройства, которое является аналогом параллельного компрессора, применяемого в схемах ускоренного умножения обычных чисел /II,I2/. На рис. I приведены два примера, иллюстрирующие алгоритм работы циклического компрессора. Первый пример

слева соответствует одновременному умножению I5 элементов $a^0 = a^{I5}$ в поле $GF(2^4)$ или что то же самое, возведению в I5-ю степень элемента a^0. Процесс циклического суммирования (по модулю I5) четырехразрядных чисел можно условно разделить на пять этапов. На первом этапе в результате подсчета количества единиц в двоичном коде в каждом столбце I5 слагаемых сжимаются до четырех, Причем результат суммирования в нашем примере (IIII) записывается по диагонали, начиная с первого столбца справа. Вследствие этого старший разряд записывается под последним столбцом исходных чисел.

Аналогичная процедура выполняется на втором и третьем этапах суммирования. В конечном итоге из I5 слагаемых получается два, разделенных на две части. Причем вторая часть суммы (слево) представляет собой наибольшее число II0I0000, которое равно сумме переносов, возникающих в процессе циклической компрессии I5 слагаемых IIII. И, наконец, к значению 00I0 добавляется число II0I по модулю I5. На рис.I справа приведен пример для вычисления суммы степеней сомножителей

$$a^{I4}a^{I0}a^{9}a^{8}a^{7}a^{6}a^{5} = a^{59} = a^{45}a^{I4} = a^{I4}.$$

Рассмотренный пример сложения I5 элементов a^0 является одновременно диаграммой для построения принципиальной схемы соответствующего параллельного циклического компрессора. Под таким устройством будем понимать логическую схему комбинационного типа, с помощью которого n слагаемых сжимаются до двух по правилам цмклического суммирования. Циклический компрессор имеет m групп входов и $2m$ выходов, где $n = 2^m - I$. Он состоит из параллельных счетчиков и двух сумматоров по модулю 2 - I. Сокращенно такое устройство будем обозначать как

$[(2^m - I, 2m)]$ -компрессор.

На рис.2 приведена структурная схема $[(I5), 2\times4]$ -компрессора вместе с дополнительным сумматором и ПЗУ, с помощью которого получаются антилогарифмы. На этом рисунке не показаны схемы для вычичления логарифмов, которые, по существу, представляют собой ПЗУ, выходы которых имеют двоичные веса

$$2^0,\ 2^I,\ 2^2,\ \text{и}\ 2^3$$

и сгруппированы так, что шины с одинаковыми весами соединены со входами соответствующих им параллельных счетчиков. Как видно из рисунка, первый каскад компрессора состоит из четырех параллельных (I5,4)-счетчиков. Такие счетчики обычно используются в вычислительной технике /I3/ и в ядерной электронике /I4/.

Второй каскад компрессора состоит из группы (4,3)-, (3,2)- и (2,2)-счетчиков. Подобные счетчики проще всего создаются на основе полных сумматорах, которые представляют собой (3,2)-счетчики.

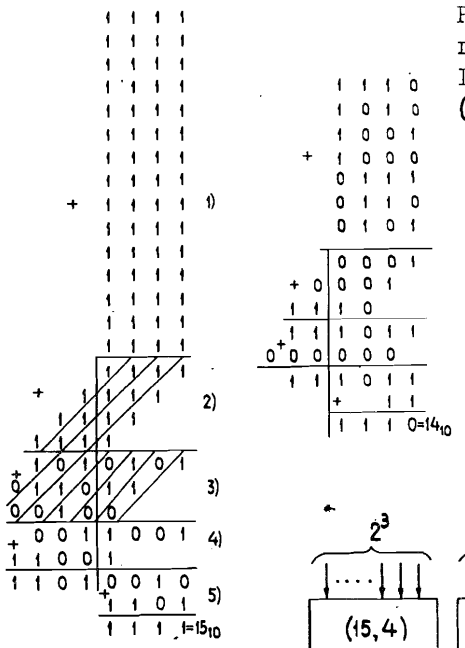

Рис.I. Пример для одновременного циклического суммирования I5 и 7 степеней элементов поля $GF(2^4)$.

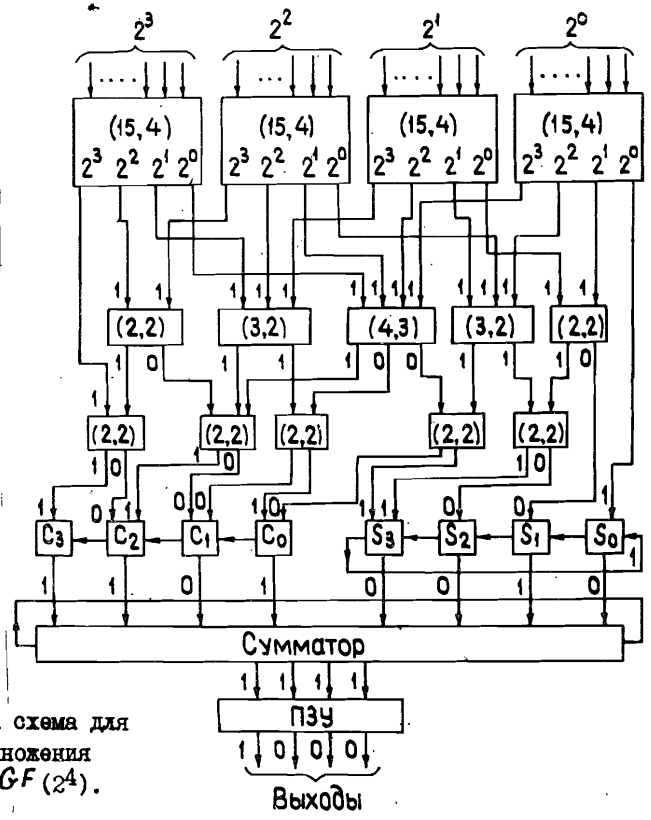

Рис.2. Структурная схема для одновременного умножения элементов в поле $GF(2^4)$.

Связи между входами данных счетчиков и выходами (I5,4)-счетчиков можно описать с помощью примера, приведенного на рис. I слева. Так, выход шины с весом 2^0 первого (I5,4)-счетчика (крайний справа) подключен непосредственно к входу S_0 первого разряда циклического сумматора $S_0 - S_4$ по модулю I5. Далее, выход шины с весом 2^I этого же счетчика и выход с весом 2^0 второго I(I5,4)-счетчика подключены к входам первого (справа) (2,2)-счетчика второго каскада, так как во втором столбце на второй позиции имеется две цифры, одна из которых получилась в результате суммирования цифр первого столбца, а вторая цифра получилась от суммирования второго столбца и т. д. Аналогично на третьем этапе суммирования выполняется сложение с переносом трех операндов.

Нетрудно заметить, что после третьего этапа получается всего два слагаемых, разделенных на две части, позиции и двоичные веса которых определяют связи между выходами (2,2)-счетчиков третьего каскада и входами двух сумматоров по модулю I5. С помощью сумматора $C_0 - C_3$ формируется общая сумма всевозможных циклических переносов (старшие четыре разряда). Вообще говоря, поскольку суммирование выполняется циклически, то количество слагаемых не имеет значения.

С помощью рассмотренного алгоритма можно эффективно вычислять относительно сложные выражения, например

$$\frac{A^p \cdot B^q \cdot C^z}{D^s \cdot E^t} = A^p \cdot B^q \cdot C^z (D^s)^{-1} \cdot (E^t)^{-1},$$

где A, B, C, D и E – произвольные элементы поля $GF(2^m)$. При этом предполагается, что для выполнения операции деления необходимо предварительно получить степени обратных элементов с помощью ППЗУ. Пользуясь соотношением для сложения двух элементов поля a^i и a^j,

$$a^i + a^j = a^i(1 + a^{j-i}),$$

можно, не переходя обратно к антилогарифмам, выполнить сложение двух аналогичных выражений.

Следует отметить, что поскольку алгебра Галуа носит модулярный характер, то построение циклического компрессора при произвольных значениях m можно выполнить по аналогии. Например, если $m = 5$, то следует составить диаграмму для циклического сложения 3I элемента поля $GF(2^5)$ и затем построить схему циклического компрессора. Для этих целей можно воспользоваться диаграммами, приведенными на рис. 3, которые являются аналогами примеров, приведенных на рис. I. С помощью таких диаграмм можно определить необходимое количество этапов суммирования M, состав и количество параллельных счетчиков, время суммирования и принципиальные схемы умножения для $m = 5 - 8$. Точками на рисунке обозначены двоичные цифры 0 или I.

Число каскадов параллельных счетчиков, необходимых для построения

циклического компрессора равно максимальному числу двоичных цифр в числе m. Так, при $m = 3 - 7$ M = 3, а при $m = 8 - I5$ M = 4.

Время T_y, необходимое для одновременного умножения 2 – I сомножителей, включая и время, требуемое для вычисления логарифмов и антилогарифмов, можно вычислить из выражения

$$T_y = 2T_П + (T_{CI} + T_{C2} + \dots + T_{CM}) + 2T_S, \qquad (2)$$

где $T_П$ – задержка в ППЗУ, используемом для преобразования кодов, T_S – время суммирования по модулю $2^m - I$, и в скобках указаны задержки в параллельных счетчиках. Для определенности положим, что для построения схемы умножения используются микросхемы 500-й серии, в состав которой входят: микросхема К500ИМI80, содержащая два полных одноразрядных сумматора в одном корпусе, микросхема К500ИПI79 – схема ускоренного переноса с задержкой 2 нс и ППЗУ К500РЕI49, время преобразования кодов которого не превышает 20 нс. Причем время задержки сигналов на выходах "Сумма" и "Перенос" у микросхемы К500ИМI80 составляют 4,5 и 2,2 нс соответственно. В табл. 2 приведены данные о временах задержки и количество корпусов микросхем К500ИМI80, необходимых для построения параллельных счетчиков /I5/.

Таблица 2

Параметры некоторых параллельных счетчиков

Счетчик / Параметр	3,2	4,3	5,3	6,3	7,3	I5,4	3I,5	63,6	I27,7
Число микросхем К500ИМI80	0,5	I,5	2,0	2,0	2,0	5,5	I3,0	28,5	60
Задержка T_{CM}, нс	4,5	II,2	II,2	II,2	II,2	I7,9	24,6	3I,3	40

Допустим, что время циклического суммирования T с учетом переноса при $m = 4 - 8$ равно 6,5 8,5 8,5 8,5 8,5 нс соответственно.

В табл. 3 приведены параметры схем умножения для $m = 4 - 8$. Величина T_y вычислена в соответствии с равенством (2).

Основная часть от общего количества сумматоров, необходимых для построения схемы умножения, приходится на первый каскад, состоящий из $(n, к)$-счетчиков (около 80%). Известно, что для построения $(n, к)$-счетчика требуется $S_{n,к}$ сумматоров /I3 –I5/:

$$S_{n,к} = (2^m - 1) - K.$$

Таблица 3

Параметры схем умножения для $m = 4 \div 8$

Параметр \ m	4	5	6	7	8
Количество корпусов К500ИМ180	34	81,5	184	445	1100
T_y, нс	86,6	97,3	104,0	114,0	126,0

x	a^0	a^1	a^2	a^3	a^4	a^5	a^6
a^0	a^0	a^2	a^4	a^6	a^1	a^3	a^5
a^1	a^2	a^4	a^6	a^1	a^3	a^5	a^0
a^2	a^4	a^6	a^1	a^3	a^5	a^0	a^2
a^3	a^6	a^1	a^3	a^5	a^0	a^2	a^4
a^4	a^1	a^3	a^5	a^0	a^2	a^4	a^6
a^5	a^3	a^5	a^0	a^2	a^4	a^6	a^1
a^6	a^5	a^0	a^2	a^4	a^6	a^1	a^3

:	A a^0	a^1	a^2	a^3	a^4	a^5	a^6
B a^0	a^0	a^1	a^2	a^3	a^4	a^5	a^6
a^1	a^6	a^0	a^1	a^2	a^3	a^4	a^5
a^2	a^5	a^6	a^0	a^1	a^2	a^3	a^4
a^3	a^4	a^5	a^6	a^0	a^1	a^2	a^3
a^4	a^3	a^4	a^5	a^6	a^0	a^1	a^2
a^5	a^2	a^3	a^7	a^5	a^6	a^0	a^1
a^6	a^1	a^2	a^3	a^4	a^5	a^6	a^0

Рис. 3. Таблицы-диаграммы для расчета быстродействия и количества микросхем, необходимых для создания циклического компрессора при $m = 5 - 8$.

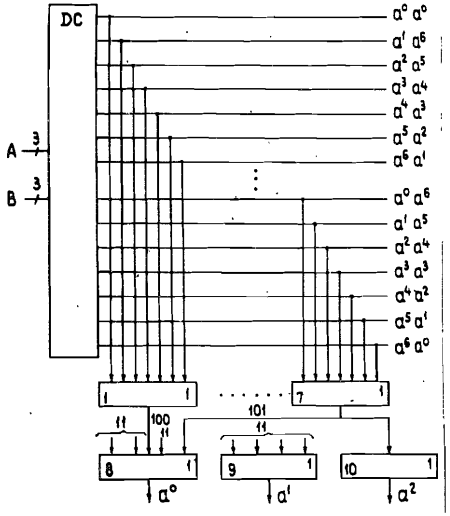

Рис. 4. Таблицы умножения и деления в поле $GF(2^3)$.

Тогда количество одноразрядных сумматоров, необходимых для создания первого каскада, равно

$$C = [(2^m - 1) - K]m .$$

Так, при $m = 7$ $C = 840$.

3. Применение программируемых логических матриц

Известно, что программируемые матрицы (ПЛМ), как правило, имеют большее число входов для переменных, нежели ППЗУ. Кроме того, в силу своей структуры ПЛМ потребляют сравнительно небольшую мощность и хорошо приспособлены для выполнения различного рода операций в поле $GF(2^m)$. На рис. 4 а и б приведены таблицы умножения и деления двух элементов в поле $GF(2^3)$. Это поле образовано над неприводимым полиномом

$$X^3 + X + 1.$$

При условии, что элемент a = 010 - корень этого полинома и a^0 = 100, a = 010, - a^2 = 001 - базис поля, остальные четыре ненулевых элемента имеют следующие значения: a^3 = 110, a^4 = 011, a^5 = 111 и a^6 = 101.

Как и следовало ожидать, в силу конечности поля Галуа, таблицы, приведенные на рис. 4, идентичны с точностью до перестановки элементов. Более того, если составить такие таблицы для сложных выражений, содержащих сомножители под степенью, то получатся аналогичные таблицы. Другими словами, если для выполнения совмещенных операций использовать ПЛМ, то сложность логической структуры матрицы не будет зависеть от сложности реализуемого выражения.

На рис. 5 приведена блок-схема ПЛМ, запрограммированная для выполнения операции умножения двух элементов в поле $GF(2^3)$. Схема состоит из дешифратора, содержащего 49 выходов, которые сгруппированы по семь шин в группе, таких, что на них получаются одинаковые значения произведения двух элементов. Далее соответствующие группы шин объединены с помощью логических элементов ИЛИ 1 - 7. Вторая группа элементов ИЛИ 8- 10 образует шифратор элементов в поле $GF(2^3)$. Цифрой 11 обозначены те входы логических элементов, которые подключены к соответствующим выходам элементов ИЛИ 1 - 7.

Например, если результат операции равен $a^6 = a^0 + a^2$, то выход логического элемента ИЛИ 7 соединен со входами логических элементов 8 и 10. Поэтому на выходах логических элементов 8 - 10 формируется значение 101. Если ПЛМ имеет 18 входов для переменных, то таким способом можно запрограммировать одновременное умножение до шести сомножителей, в том числе и таких, которые находятся под степенью.

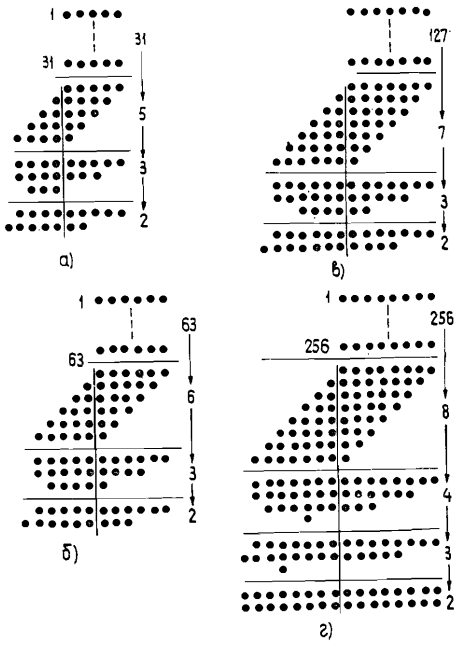

Рис.5. Структурная схема ПЛМ, запрограммированная для выполнения операции умножения двух элементов в поле $GF(2^3)$.

Заключение

Имеют существенное преимущество предложенный автором алгоритм, а также устройство для выполнения одновременного умножения множества элементов поля $GF(2^m)$ по сравнению с известным /9/, при помощи которого такая процедура выполняется программно управляемым процессором. Циклический компрессор может найти применение в кодирующих и декодирующих устройствах /I6/, в вычислительной технике, а также в таком важном направлении в современном приборостроении, как сигнатурный анализ /I7/ и синтез переключательных функций, где в качестве переменных используются элементы в поле Галуа $GF(2^m)$ /I8 - 2I/.

Литература

I. Блейхат Р.Э. Алгебраические поля, обработка сигналов, контроль ошибок. ТИИЭР, I985, т. 73, № 5, с. 30 - 53.

2. Вариченко Л.В., Лабунец В.Г., Раков М.А. Абстрактные алгебраические системы и цифровая обработка сигналов. "Наукова думка", Киев, I986, 247 с.

3. Bartee T.C., Schneider P.I. Computation with finite fields. Information and Control, 1963, vol. 6., N 1, p.79.

4. Никитюк Н.М. Специализированный процессор с алгебраической структурой для быстрого отбора физических событий. Препринт ОИЯИ № PIO-87-254, Дубна, I987, I9.с.

5. Никитюк Н.М. Устройство для умножения и возведения в степень двух элементов в поле Галуа $GF(2^m)$. Авт. свид. СССР № I236457. Бюллетень ОИ, I986, № 2I, с. I99.

6. Никитюк Н.М. Устройство для выполнения операций возведения в степень, деления и умножения двух элементов в поле Галуа $GF(2^m)$. Авт. свид. СССР № I236458. Бюллетень ОИ, I986, № 2I, с. I99.

7. Okano H., Imai H. A Construction Method of high-speed decoders using ROM's for Bose-Chaudhuri-Hocquenghem and Reed-Solomon codes. IEEE Transaction on Computers., 1987, vol. C-36, No.10, p. 1165-1171.

8. Никитюк Н.М. Совмещенные операции в поле Галуа $GF(2^m)$. Препринт ОИЯИ № PII - 87 - 54, Дубна, I987, I4 с.

9. Берликэмп Э. Алгебраическая теория кодирования. "Мир", М., I97I, С. 58.

I0. Устройство для обработки цифровых слов, являющихся элементами поля Галуа. Изобретения в СССР и за рубежом, I983, № 9, с. 62. Заявка № 006I345, ЕПВ кл. G 06 F II/I0.

II. Ho I.T., Chen T.C. A multiple addition by residue threshold functions and Their representation by array logic. IEEE on Comput., 1973, vol.C-22, No.8, 1973, p.762-767.

I2. Dormido S., Canto M.A. Parallel Compessors. IEEE Trans. on Computers, 1980, vol. C-30, No.5, p.393

I3 Swartzlander E. Parallel counters, IEEE Trans. on Computers, 1973, vol. C-22, No.11, p.1021.

I4. Гуськов Б.Н., Калинников В.А., Максимов А.Н., Крастев В.Р., Никитюк Н.М. Быстродействующий параллельный счетчик. ПТЭ, I984, № 6, с. 9I - 94.

I5. Никитюк Н.М. Быстрые и экономичные алгоритмы для специализированных процессоров. Регистрация суммарного сигнала в калориметрах. Препринт ОИЯИ, № PIO - 88 - 24I, Дубна, I988, I2 с.

I6. Shao H.M., Truong T.K., Deutch L.J et al. A VLSI design of a pipeline Reed-Solomon decoder. IEEE Transactions on Computers, 1985, vol. C-34, No.5, p.393-403.

17. Смирнов Н.И., Стручков А.А., Судовцев В.А. Диагностика неисправностей в цифровой радиоаппаратуре на БИС. Зарубежная радиоэлектроника, I979, № I, С.53-60.

18. Benjauthrit B., Reed I. Galois switching functions and their Applications. IEEE Transactions on Computers, 1976, vol.C-25, No.1, p.78-86.
19. Pradham D.K. A theory of Galois switching functions. IEEE Transactions on Computers, 1978, vol. C-27, No.3, p.239-248.
20. Александров И.Н., Гайдамака Р.И., Никитюк Н.М., Шириков В.П. Расчет переключательных функций, представленных элементами поля Галуа $GF(2^m)$. Препринт ОИЯИ № Р10-84-865, Дубна, 1984.
21. Gaidamaka R.I., Nikityuk N.M. Application of analytical transformations and calculations on computers for synthesis of switching functions and solution of the problem of devising universal dynamically programmed logic modules. E10-88-53, 16p. Dubna, 1988, Доклад на I Объединенной конференции ААЕСС-6 и ISSAC-88, Рим, июнь, 1988.

Рукопись поступила в издательский отдел
12 декабря 1988 года.

Никитюк Н.М. Р11-88-852

Быстрый алгоритм для выполнения операции умножения в поле Галуа $GF(2^m)$

Описан быстрый алгоритм выполнения операции умножения одновременно над многими элементами в поле Галуа $GF(2^m)$, представляемыми в виде логарифмов. Суть алгоритма основана на методе параллельной компрессии данных, который используется в схемах быстрого умножения обычных чисел. Эффективность алгоритма рассматривается на конкретном примере схемы для одновременного умножения 15 элементов в поле $GF(2^m)$. Предлагаемая схема умножения является базовой для выполнения таких операций, как деление и возведение в степень. В качестве элементной базы используются ППЗУ и ПЛМ.

Работа выполнена в Лаборатории высоких энергий ОИЯИ.

Препринт Объединенного института ядерных исследований. Дубна 1988

Перевод О.С.Виноградовой

Nikityuk N.M. P11-88-852

Fast Algorithms for Execution of Multiplication Over Galois Field $GF(2^m)$

A fast algorithm for execution of multiplication over Galois field $GF(2^m)$ elements simultaneously represented as algorithms is described. Essence of the algorithm is based on data parallel compression method which is used in schemes of fast multiplication of common numbers. Efficiency of the algorithm is considered on a concrete example of the scheme for simultaneous multiplication of 15 elements of the Galois field $GF(2^m)$ elements. The proposed multiplication scheme is a based for execution of such operations as division and raising of power PROM and PLA serve as element base.

The investigation has been performed at the Laboratory of High Energies, JINR.

Preprint of the Joint Institute for Nuclear Research. Dubna 1988