80-484

Объединенный институт ядерных исследований дубна

5245 80

3/41-80 P11-80-484

Н.М.Никитюк

метод Синдромного кодирования и его применение для быстрого аппаратного отбора событий на основе процессоров, оперирующих в поле галуа **GF(2^m)**

Направлено в "Nuclear Instruments and Methods"



Никитюк Н.М.

P11-80-484

P11-80-484

Метод синдромного кодирования и его применение для быстрого аппаратного отбора событий на основе процессоров, оперирующих в поле Галуа GF(2^m)

Предложенный ранее метод синдромного кодирования для сжатия данных, считываемых с МПК, обобщается на случай его применения для регистрации координат зарегистрированных событий. Рассматриваются вопросы выполнения арифметических и алгебраических операций над элементами поля Галуа и их аппаратная реализация. Приводится методика расчета специализированного процессора для параллельного вычисления координат трех искр и дается оценка его быстродействия.

Работа выполнена в Лаборатории высоких энергий ОИЯИ.

Препринт Объединенного института ядерных исследований. Дубна 1980

Nikityuk N.M.

1. ВВЕДЕНИЕ

Увеличение объема информации, поступающей от многоканальных детекторов ядерных частиц, привело к необходимости более тщательного изучения вопросов оптимального кодирования, методов съема и обработки информации. Решению этих задач посвящен ряд интересных работ. В последнее время особенно интенсивно развивается техника специализированных процессоров, предназначенных для выработки триггера, определения координат зарегистрированных событий и построения треков /1-3/. Однако при кодировании данных, поступающих от многопроволочных пропорциональных камер /МПК/, на наш взгляд, не всегда учитываются особенности работы МПК, в которых регистрируется ограниченное число частиц, сравнительно небольшое по отношению к общему числу проволочек, содержащихся в МПК. Поэтому на первом этапе обработки данных, поступающих от МПК, целесообразно проводить их фильтрацию и сжатие. Один из методов сжатия данных применительно к МПК предложен нами в работах /4,5,20/ . Известна также работа /6/ в которой аналогичный метод сжатия данных предлагается использовать для обработки информации, поступающей от датчиков, расположенных на космических объектах. В данной работе этот метод получил название метода синдромного кодирования. Этим термином мы будем пользоваться в дальнейшем.

2. МЕТОД СИНДРОМНОГО КОДИРОВАНИЯ

Кратко суть метода синдромного кодирования заключается в следующем /<u>рис.1</u>/. На передающей стороне имеется в датчиков, причем предполагается, что одновременно может сработать лишь небольшая часть /10-20%/ от общего их количества. Число одновременно сработавших датчиков обозначим через t. Если в заданный момент времени не сработал ни один датчик, то мы получим нулевое кодовое слово, а появление единиц в процессе срабатывания датчиков рассматривается как добавление вектора ошибки к нулевому кодовому слову. Это слово /в случае отсутствия сработавших датчиков - нулевое слово/ поступает на вход устройства, формирующего синдром кодового слова. Устройство располагается на передающей стороне. На выходе формирователя

> Объекалевный институт язерных встледований БИБЛИЮТЕНА



<u>Рис.1</u>. Блок-схема системы передачи данных с использованием метода синдромного кодирования.

синдрома число каналов передачи уменьшается до $N = t \log_2 n$. Так, если положить n = 63, t = 3, то N = 18. Далее по кодовому слову N в вычислительном устройстве можно определить номера сработавших датчиков. Известно много различных типов корректирующих кодов. Эти вопросы рассмотрены подробно в известных книгах по теории кодирования ^{77,87}. В данной работе используется широко известный класс кодов Боуза-Чаудхури-Хоквингема /БЧХ-коды/. Декодирование таких кодов сводится к задаче решения алгебраического уравнения, корни которого определяют местоположение ошибок в кодовом слове, и в случае синдромного кодирования корни уравнения определяют координаты сработавших датчиков. При этом операции выполняются над элементами поля Галуа GF (2^m), в котором существенно упрощается выполнение арифметических операций над кодовыми словами.

Известно несколько способов декодирования кодов 54X ^{/7-12/}. В данной работе рассматривается известный метод решения уравнений второй и третьей степени, который относительно легко реализуется при помощи комбинационных схем ^{/10-12/}. Кроме того, устройства для решения уравнений второй и третьей степени являются базовыми для решения уравнений более высоких степеней ^{/12/}.

.3. ВЫПОЛНЕНИЕ АЛГЕБРАИЧЕСКИХ ОПЕРАЦИЙ В ПОЛЕ ГАЛУА

В отличие от традиционных методов двоичной арифметики над числами, представленными в позиционной системе счисления, которые широко используются для обработки данных в современной ядерной электронике в методе синдромного кодирования, как мы уже отмечали выше, арифметические и алгебраические операции выполняются в расширенном поле Галуа $GF(p^m)$, где p - простое число и называется характеристикой поля. Для двоичной системы счисления p = 2, а m - целое число. Правилам построения конечных полей Галуа посвящен ряд работ $^{/13\cdot16/}$. Интерес к этому предмету в настоящее время существенно возрос в связи с развитием техники больших интегральных схем $^{/17/}$. С целью облегчения чтения данной статьи для читателя, незнакомого

с правилами выполнения операций над элементами поля GF(2^m), ниже и в процессе изложения будут приводиться основные и необходимые сведения об этих правилах, которые не претендуют на полноту изложения и общность. Число ненулевых элементов /слов/ конечного поля равно некоторой степени его характеристики, т.е. n = 2^m-1. Число различных элементов поля называется его порядком. Все элементы конечного поля можно получить при помощи неприводимых многочленов, таблицы которых приведены в книге /7/ /приложение В/. Так, в работе ^{/5/} для построения блока сжатия данных МПК, имеющей n =63 проволочки, нами был выбран неприводимый полином шестой степени $f(X) = X^6 + X + 1$, (m = 6). Это значит, что число ненулевых элементов поля равно 2^m-1 . Следует подчеркнуть, что знак + нами будет использован для обозначения операции сложения по модулю 2. Среди элементов конечного поля выделяются m линейно независимых /базисных/ элементов. Поле, образованное при помощи полинома f(X), имеет следующие базисные элементы: 1 (a^0), a^1 , a^2 , a^3 , a^4 и a^5 . Один из этих элементов, a¹, является корнем многочлена f(X), и поэтому каждый ненулевой элемент этого поля может быть представлен как некоторая степень элемента а¹. Это значит, что мультипликативная группа конечного поля носит циклический характер. Наименьшее положительное число n, для которого $a^n = a^0 = 1$, называется порядком элемента a^1 . Если порядок элемента a^1 равен n, то элементы 1, $a^1, a^2, ..., a^{n-1}$ раз личны.Так, в нашем примере $n = 2^{m-1} = 63$ и поэтому, например, $a^{126} = (a^{63})^2 = a^0 = 1;$ $a^{64} = a^{63} \times a^1 = a^1;$ $a^{75} = a^{63} \times a^{12} = a^{12}$ и т.д. Учитывая, что 8¹ - корень многочлена f(X), остальные элементы поля GF(2^m) можно получить, исходя из уравнения $a^{6} + a^{1} + 1 = 0$, T.e. $a^{6} = a^{1} + 1$; $a^{7} = a^{2} + a^{1}$; $a^{8} = a^{3} + a^{2}$ $a^9 = a^4 + a^3$; $a^{10} = a^5 + a^4$; $a^{11} = a^5 + a^1 + 1$; $a^{12} = a^1 + a^2 + a^6 = a^1 + a^2 + a^1 +$ $=a^{1}+a^{2}+1+a^{1}=1+a^{2}$ и т.д.

Элементы поля удобно также представлять в виде многочлена степени m-1: $d_0 a^0 + d_1 a^1 + d_2 a^2 + d_3 a^3 + ... + d_{m-1} a^{m-1}$, где коэффициенты $d_0, d_1, ..., d_m$ принимают значения 0 или 1. Так, для элемента $a^9 = a^4 + a^3 m^{-1} d_0 = d_1 = d_2 = d_5 = 0$ и $d_4 = d_3 = 1$. В приложении 1 приведены элементы поля GF(2⁶). Нередко элементы поля рассматриваются как векторы, тогда величины $d_0, d_1, d_2, d_3, ..., d_{m-1}$ рассматриваются как координаты вектора. Так же как и в двоичной арифметике при выполнении операций над элементами поля, имеются некоторые отличия в правилах вычисления "вручную" и машинным способом. Это касается таких операций, как умножение, возведение в степень, деление и извлечение квадратного корня. Операции умножения и деления вручную производятся очень просто: степень произведения элементов равна сумме степеней сомножителей, причем суммирование степеней производится по модулю 2^m . Операция деления элемента а на элемент b равносильна



Рис.2. Счетчики в поле Галуа по модулю многочлена $X^{6} + X + 1$;

- а/ устройство для счета в прямом направлении;
- б/ реверсивный счетчик. 1,2,3,4,5,6 ячейки сдвигового регистра.

операции умножения элемента а на инверсный элемент b⁻¹. Инверсный элемент b^{-1} элемента b определяется из условия: $b \times b^{-1} = 1$. Так, для элемента a^9 инверсным элементом будет a^{54} , так как $a^{54} \times a^9 = a^{68} = 1$. При операциях вручную инверсный элемент получается просто: из числа 2^m – 1 надо вычесть степень данного элемента и тогда величина разности будет . равна степени инверсного элемента. Например, инверсным элементом для элемента a^{25} будет a^{38} ; так как 63 - 25 = 38.

Извлечение квадратного корня из элемента, имеющего четную степень, не вызывает затруднений. Так, если і - четное число, то $(a^i)^{1/2} = a^{i/2}$. Если же степень i - число нечетное, то степень элемента, соответствующего (aⁱ)^{1/2}, будет равна $\frac{1+n}{2}$. Например, $(a^5)^{1/2} = a^{34}$, так как $\frac{5+63}{2} = 34$. Операция возведения в степень элементов поля выполняется так же, как и возведение в степень обычных чисел, с той лишь разницей. что эта операция выполняется по модулю n. Например, $(a^{60})^{12} =$ $= a^{720} = a^{63 \cdot 11} \times a^{27} = a^{27}$. Операции сложения и вычитания в поле GF(2^m) равносильны и выполняются по модулю два.

4. АППАРАТНАЯ РЕАЛИЗАЦИЯ НЕКОТОРЫХ ОПЕРАЦИЙ В ПОЛЕ ГАЛУА

4.1. Счетчики. Для получения последовательностей элементов в поле Галуа как в прямом, так и в обратном направлении применяются сдвиговые регистры с логической обратной связью /7-8/. Структура связей в таких счетчиках зависит от неприводимого полинома, выбранного для построения поля, поэтому среди непри-

водимых полиномов одинаковой степени следует выбирать тот, который имеет наименьшее число ненулевых коэффициентов. На рис.2 приведены счетчики в поле Галуа для счета в прямом и обратном направлении по модулю многочлена Х⁶+Х + 1 соответственно. Если в младший разряд регистра, представленного на рис.2а, поместить единицу, а в остальные разряды - нули, то последовательные сдвиги регистра дадут представление последовательных степеней элемента a¹ в форме, в какой они приведены в приложении. Наличие обратной связи из старшего разряда в младшие позволяет получать значение $a^6 = a^1 + 1$. Сдвиг влево /рис.26/ соответствует делению на a¹, так что единица переноса, выходящая из ячейки младшего разряда, дает значение $a^{-1} = 1 + a^5$:

4.2. Умножение и возведение в степень. Умножение двух элементов поля при заданном базисе a^0 , a^1 , a^2 , a^3 , и a^4 и a^5 можно производить, если представить эти элементы в виде многочленов /14/. Так, если представить один элемент в виде A = $a^0b_0 + a^1b_1 + a^2b_2 + a_3b^3 + a_4b^4 + a^5b_5$, а другой - в виде B = $a^0c_0 + a^1c_1 + a^2c_2 + a^3c_3 + a^4c_4 + a^5c_5$, то прямое умножение этих многочленов по модулю 6 даст произведение двух элементов поля, которое просто реализуется при помощи элементов "И" и "Исключающее ИЛИ". Обозначая соответствующие координаты элемента произведения через g_0, g_1, g_2, g_3, g_4 и $g_5,$ получим следующие выражения для произведения двух элементов:

$$g_{0} = b_{0}c_{0} + b_{1}c_{5} + b_{2}c_{4} + b_{3}c_{3} + b_{4}c_{2} + b_{5}c_{1},$$

$$g_{1} = b_{2}c_{4} + b_{2}c_{5} + b_{3}c_{3} + b_{3}c_{4} + b_{4}c_{2} + b_{5}c_{2} + b_{0}c_{1} + b_{1}c_{0} + b_{1}c_{5} + b_{4}c_{3} + b_{5}c_{1},$$

$$g_{2} = b_{0}c_{2} + b_{1}c_{1} + b_{3}c_{4} + b_{3}c_{5} + b_{4}c_{8} + b_{4}c_{4} + b_{5}c_{2} + b_{5}c_{3} + b_{2}c_{0} + b_{2}c_{5},$$

$$f_{3} = b_{0}c_{3} + b_{1}c_{2} + b_{3}c_{0} + b_{3}c_{5} + b_{4}c_{4} + b_{4}c_{5} + b_{5}c_{4} + b_{5}c_{3} + b_{5}c_{4} + b_{5}c_{3} + b_{2}c_{1},$$

$$g_{4} = b_{0}c_{4} + b_{1}c_{8} + b_{2}c_{2} + b_{3}c_{1} + b_{4}c_{0} + b_{4}c_{5} + b_{5}c_{4} + b_{5}c_{5},$$

$$g_{5} = b_{0}c_{5} + b_{1}c_{4} + b_{2}c_{3} + b_{3}c_{2} + b_{4}c_{1} + b_{5}c_{0} + b_{5}c_{5}.$$

e

5



Рис.3. Схема для вычисления квадратного корня из любого элет мента по $GF(2^{6})$ по модулю многочлена $X^{6}+X+1$.

Если в равенстве /1/ положить A = B, то получим выражения для возведения элемента поля в квадрат: $g_0 =$ $= b_0 + b_3$, $g_1 = b_3$; $g_2 = b_1 + b_4$; $g_3 = b_4$, $g_4 = b_2 + b_5$ и $g_5 = b_5$. Выражения для возведения элемента поля в более высокие степени можно получить при помощи ЭВМ, используя как исходные равенства /1/.

4.3. Извлечение квадратного корня и решение уравнения второй степени. Извлечение квадратного корня в поле характеристики 2 является операцией линейной и поэтому аппаратно реализуется довольно просто. В таком поле выполняются соотношения $(X + Y)^2 = X^2 + Y^2$ и $(X + Y)^{1/2} = X^{1/2} + Y^{1/2}$. В работе ^{/18}/ дано правило получения выражения для извлечения квадратного корня и решение уравнения второй степени. Из базисных элементов поля a^0 , a^1 , a^2 , a^3 , a^4 и a^5 получаем другой базис следующим образом: $(a^0)^{1/2} = a^0$, $(a^1)^{1/2} = a^{32}$; $(a^2)^{1/2} = a^1$, $(a^3)^{1/2} = a^{33}$, $(a^4)^{1/2} = a^2$ и $(a^5)^{1/2} = a^{34}$. Тогда выражение для извлечения квадратного корня из элемента $a^0 d_0 + a^1 d_1 + a^2 d_2 + a^3 d_3 + a^4 d_4 + a^5 d_5$ сводится к решению матричного уравнения

$$\begin{bmatrix} d_0, d_1, d_2, d_3, d_4, d_5 \end{bmatrix} \begin{bmatrix} 1\\ a^{32}\\ a^1\\ a^{33}\\ a^2\\ a^{34} \end{bmatrix} = \begin{bmatrix} d_0, d_1, d_2, d_3, d_4, d_5 \end{bmatrix} \begin{bmatrix} 100000\\ 10010\\ 010000\\ 010010\\ 001000\\ 001001 \end{bmatrix} . /2/$$

На <u>рис.3</u> приведена схема для вычисления квадратного корня из любого элемента поля $GF(2^6)$.

4.4. Решение квадратного уравнения. Нахождение корней Y_1 и Y_2 квадратного уравнения $Y^2 + Y = d$ /3/ сводится к вычислению выражений вида /8,18/:

$$Y_1 = \sum_{i=0}^{m-1} d_i y_i$$
 μ $Y_2 = Y_1 + 1$,

где

$$y_0 = d_0, y_1 = d_0 + d_1 + d_5; y_2 = d_1 + d_2 + d_3 + d_5;$$

 $y_3 = d_0; y_4 = d_0 + d_3 + d_5; y_5 = d_0 + d_1 + d_2 + d_4 + d_5.$

Здесь $d_0 \div d_5$ - коэффициенты в представлении элемента в виде. многочлена (d = $d_0 a^0 + d_1 a^1 + d_2 a^2 + d_3 a^3 + d_4 a^4 + d_5 a^5$). На <u>рис.4</u> приведена схема для решения уравнения /3/.

Для решения квадратного уравнения уравнения уравнения $X^2 + \sigma_1 X + \sigma_2$ /4/ необходимо сделать подстановку $X = \sigma_1 Y$. Тогда уравнение /4/ приводится к виду /3/, где $d = \sigma_2/\sigma_1^2$. После нахождения корней уравнения /3/ корни уравнения /4/ получаются из выражений: $X_1 = \sigma_1 Y_1$ и $X_2 = \sigma_1 Y_2$.

4.5. Вычисление инверсного элемента. Для вычисления инверсного элемента B^{-1} для элемента В необходимо этот элемент возвести в степень $2^{m}-2$, так как $B \times B^{2^{m}-2} = B^{2^{m}-1} = 1$, или m -1 раз повторить итерацию: {[(B) ${}^{2}B$] ${}^{2}B...B$ } ${}^{2/21/}$.

6

7



<u>Рис.4</u>. Схема для решения квадратного уравнения $Y^2 + Y = d_B$ поле GF(2⁶) по модулю многочлена $X^6 + X + 1$.

ка получается 18-разрядный код, представляющий собой симметрические функции S_1 , S_3 и S_5 . Для составления принципиальной схемы блока сжатия необходимо построить матрицу проверочных соотношений H^T , которую можно вычислить на ЭВМ. Для краткости мы здесь приводим только первые 6 строк и последнюю 63-ю строку матрицы H^T . Эта матрица состоит из трех колонок. Каждая колонка состоит из шести столбцов. В первой колонке записываются элементы $GF(2^6)$ в порядке возрастания степеней элементов; вторая колонка состоит из соответствующих элементов, возведенных в куб, и третья колонка – из соответствующих элементов, возведенных в пятую степень. Номера строк в матрице H^T соответствуют номерам проволочек, а номера столбцов - разрядам синдрома S_1 , S_3 и S_5 . Для составления принципиальной схемы блока сжатия достаточно в матрице H^T элементы a^1 заменить двоичными эквивалентами. Тогда позиции единиц в такой матрице определяют способ соединения выходов усилителей МПК с входами схем проверки на четность.

5. ПРИМЕР РАСЧЕТА КООРДИНАТНОГО ПРОЦЕССОРА

Рассмотрим конкретный пример расчета координатного процессора для МПК, содержащей n = 63 проволочки и при условии, что число одновременно сработавших проволочек не превышает трех. Процесс расчета и построения такого процессора состоит из нескольких этапов.

1. Построение блока сжатия данных, поступающих с МПК. В работе⁷⁵⁷ нами показано, что для случая, когда n=63 и t = 3, блок сжатия данных занимает одну плату КАМАК. Для построения схемы блока требуется 60 корпусов микросхем типа SN 74180. На выходе блока получается 18-разрядный КОД, Представляющий собой

Для определенности положим, что одновременно поступили сигналы с 1-й, 4-й и 6-й проволочек. Эти позиции в матрице ${\rm H}^{\rm T}$ обозначены символом *. Обозначив эти координаты через ${\rm X}_1^{}, {\rm X}_2^{}$ и ${\rm X}_3^{},$ получим:

$$S_1 = X_1 + X_2 + X_3$$
; $S_3 = X_1^3 + X_2^3 + X_3^3$;
 $S_5 = X_1^5 + X_2^5 + X_3^5$,

$$S_{1} = a^{0} + a^{3} + a^{5} = a^{23}, \quad S_{3} = a^{0} + a^{9} + a^{15} = a^{61} \varkappa$$

$$S_{5} = a^{0} + a^{15} + a^{25} = a^{35}.$$

Для решения системы /5/ воспользуемся известными соотношениями между симметрическими функциями S_{j} и элементарными симметрическими функциями σ_i , которые для t=3 имеют вид /для двоичной системы счисления/:

$$S_{1} = \sigma_{1}; S_{3} + S_{2}\sigma_{1} + S_{1}\sigma_{2} + \sigma_{3} = 0; S_{5} + S_{4}\sigma_{1} + S_{3}\sigma_{2} + S_{2}\sigma_{3} = 0, /6/$$

где $S_2 = S_1^2$ и $S_4 = S_2^2 = S_1^4$. Если $S_1^3 + S_8 \neq 0$, то система /6 / имеет решение:

$$\sigma_{1} = S_{1}; \ \sigma_{2} = \frac{\left[S_{1}^{2}S_{3} + S_{5}\right]}{S_{1}^{3} + S_{3}}; \ \sigma_{3} = \frac{S_{1}S_{5} + S_{3}^{2} + S_{1}^{3}S_{3} + S_{1}^{6}}{S_{1}^{3} + S_{3}}.$$
 /7/

Следует отметить, что если $\sigma_3 \neq 0$, то сигнал поступил от трех проволочек /или более трех в общем случае/; если $\sigma_3 = 0$, но $\sigma_2 \neq 0$, то сигнал поступил от двух проволочек. Если же



<u>Рис.5</u>. Блок-схема процессора для одновременного вычисления трех координат.

 $S_{1}^{3} + S_{3} = 0$, то сигнал поступил от одной проволочки и $S_{1} = \sigma_{1}$ есть ее координата. Подставляя значения S_{1}, S_{3} и S_{5} в уравнения /7/, получим $\sigma_{2} = a^{34}$ и $\sigma_{3} = a^{8}$. Для нахождения координат трех проволочек, от которых поступили сигналы, необходимо решить уравнение x^{3} x^{2} x

$$= X^{3} + a^{23}X^{2} + a^{84}X + a^{8} = 0.$$

С целью решения уравнения /8/ табличным методом /11,12/ при помощи последовательных подстановок X = Y + σ_1 и Y = Z($\sigma_1^2 + \sigma_2$)^{1/2} оно приводится к виду Z³ + Z = C, /9/ Где C = $\frac{\sigma_1 \sigma_2 + \sigma_3}{(\sigma_1^2 + \sigma_2)(\sigma_1^2 + \sigma_2)^{1/2}}$.

Как показано в работах $^{/11,12/}$, уравнение /9/ имеет три различных корня только при определенном наборе значений С /см. табл./. Так, при n = 63 и t = 3 число таких констант равно 10. Причем в памяти достаточно хранить два значения корня для каждого С, а третий корень получается из соотношения $X_3 = X_1 + X_2 + S_1$. Продолжим рассмотрение нашего примера. Вычисляем C = a 55 . Из таблицы получаем $Z_1 = a^{44}$ и $Z_2 = a^{60}$. Далее $Y_1 = a^{62}$, $Y_2 = a^{15}$, и, соответственно, $X_1 = a^3$, $X_2 = a^0$ и $X_3 = X_1 + X_2 + S_1 = a^0 + a^3 + a^{23} = a^5$.

На <u>рис.5</u> приведена блок-схема процессора для параллельного вычисления трех координат. В качестве ПЗУ для хранения решений можно использовать мультиплексоры, как это показано на <u>рис.6</u>. Используя 6 микросхем типа SN 74152, можно получить, например, для 8 значений С_i соответственно 8 решений или можно разработать и изготовить программируемую логическую матрицу.

Таблица

Решения для n = 63 и t = 3.

C i	Z _{ij}	C i	Z _{ij}
C ₁ = 1	$Z_{11} = a^{27}$ $Z_{12} = a^{45}$	$C_{6} = a^{62}$	$Z_{61} = a^{37}$ $Z_{62} = a^{39}$
$C_2 = a^9$	$Z_{21} = a^{18}$ $Z_{22} = a^{55}$	$C_{7} = a^{61}$	$Z_{71} = a^{11}$ $Z_{72} = a^{15}$
$C_3 = a^{18}$	$Z_{31} = a^{36}$ $Z_{32} = a^{47}$	$C_8 = a^{59}$	$Z_{81}^{=} a^{22}$ $Z_{82}^{=} a^{30}$
$C_4 = a^{36}$	$Z_{41} = a^9$ $Z_{42} = a^{31}$	$C_{9} = a^{55}$	$Z_{91} = a^{44}$ $Z_{92} = a^{60}$
$C_{5} = a^{31}$	$Z_{51} = a^{50}$ $Z_{52} = a^{51}$	$C_{10} = a^{47}$	$Z_{101} = a^{25}$ $Z_{102} = a^{57}$

6. ОЦЕНКА БЫСТРОДЕЙСТВИЯ

При оценке быстродействия системы будем исходить из того, что число зарегистрированных искр t = 3, а для построения схемы сжатия и процессора используются ТТЛ-схемы с диодами Шот-ки ^{/19/}. Отсчет времени будем производить от начала поступления сигналов с усилителей МПК на блок сжатия данных, в котором они задерживаются на $T_c = 30$ нс, что соответствует задержкам сигналов от двух микросхем типа SN74S180. Далее сигналы, соответствующие коду S₁, S₃, S₅, поступают на вход процессора /<u>рис.5/</u>. Для определенности рассмотрим путь прохождения сигналов, соответствующих коду S₁. Будем считать задержку сигналов



Т_м на схемах умножения двух элементов и задержку $\mathbf{T}_{\mathbf{d}}$ на схемах возведения в степень одинаковой. Она складывается из задержки на микро-SN74S08 и задержки на элесхеме менте SN74S180, что в сумме составляет 21 нс. Время T_1 , требуемое для вычисления инверсного элемента. составляет 36 нс, и оно складывается из задержки на микросхеме SN74S08 и задержки на двух микросхемах SN74S180, Если ПЗУ выполнить на основе мультиплексора типа SN74S151, то задержка $\mathrm{T}_{_{\mathrm{R}}}$ в ПЗУ составит 12 нс. На сложение по модулю 2 двух элементов достаточно времени $T_{A} = 7$ нс. Тогда суммарное Т, необходимое для сжатия данных и вычисления координат трех искр, зарегистрированных в МПК, можно приблизительно оценить из следующего выражения:

$$T_{S} = T_{C} + 4T_{M} + T_{I} + 3T_{A} + T_{R} =$$

= 30 + 84 + 36 + 21 + 12 = 185 Hc.

<u>Рис.6</u>. Пример схемы для получения решений уравнения третьей степени.

7. ЗАКЛЮЧЕНИЕ

В работе рассмотрен один из методов сжатия и определения координат искр, зарегистрированных в МПК, ос-

нованный на применении алгебраической теории кодирования. Показано, что для некоторых частных, но часто встречающихся на практике случаев, можно создавать быстродействующие устройства сжатия данных, схемы отбора по числу искр, зарегистрированных в МПК, и процессоры для вычисления координат искр. Причем все три этапа: сжатие, отбор и вычисление координат выполняются без применения элементов памяти и тактирующих сигналов, и поэтому быстродействие такого устройства определяется задержками логических сигналов в комбинационных схемах. В случае, когда t > 5, можно применить последовательные методы декодирования, которые подробно изложены в работах ^{77,87}, а также сочетание параллельных методов с последовательными ¹²⁷. Возможен и другой путь определения координат зарегистрированных искр, при котором не требуется нахождения корней алгебраических уравнений высоких степеней ²⁰⁷. Суть его заключается в том, что если датчики расположить в виде матрицы и вычислить проверочные соотношения отдельно по строкам и столбцам такой матрицы /например, используя правило получения синдрома по модифицированному коду Хэмминга/, то, конечно, кодовое расстояние будет равно произведению кодовых расстояний исходных, кодов. Однако для декодирования кода Хэмминга решения алгебраического уравнения не требуется. Следует также отметить, что в случае, когда t велико /15-20/, можно сжатие данных выполнять аппаратным способом, а вычисление координат производить в режиме офф-лайн.

Следует также отметить, что все элементы процессора, которые реализуются при помощи комбинационных схем, поддаются точному аналитическому расчету как вручную, так и на ЭВМ /для $m > 6/^{21/}$.

ПРИЛОЖЕНИЕ

Элементы поля Галуа GF(2^m) по модулю многочлена X⁶ + X + 1

° - TOOOOO	a ²¹ = II0III	a ⁴² = 010111
a = 100000 a == 010000	$a^{22} = 001011$	a ⁴³ = III0II
$a^2 = 00000$	$a^{23} = 100101$	$a^{44} = 101101$
$a^{3} = 001000$	$a^{24} = 100010$	a ⁴⁵ = 100110
a = 000100	$a^{25} = 010001$	a ⁴⁶ = 010011
$a^{-} = 000010$	26	$a^{47} = 111001$
$a^{\circ} = 00001$	27_ 0TTT00	$a^{48} = 101100$
$a^{\circ} = 110000$	$28_{-001110}$	$a^{49} = 010110$
a' = 011000	a^{29} contra	$a^{50} = 001011$
$a^0 = 001100$	$a^{30} = 000111$	$a^{5I} = 101011$
$a^3 = 000110$	a ⁻ = 110011	
$a^{IO} = 0000II$	$3^{2} = 101001$	a^{53} _ 010101
$a^{11} = II000I$	$a^{33} = 100100$	a^{54} 111010
$a^{12} = 101000$	$a^{\infty} = 010010$	a. = 111010
$a^{13} = 010100$	a ^{3*} = 001001	$a^{\circ\circ} = 011101$
$a^{I4} = 001010$	$a^{33} = II0I00$	a ⁰⁰ = 111110
$a^{15} = 000101$	a ³⁶ = 0II0I0	$a^{0} = 011111$
$a^{16} = 110010$	$a^{37} = 001101$	a ⁵⁰ = IIIIII
a^{17} = 011001	a ³⁸ = 110110	a ⁵⁹ = IOIIII
a^{18} IIII00	$a^{39} = 011011$	a ^{ou} = 100III
$a^{19} = 011110$	a ⁴⁰ = IIII0I	$a^{bi} = 100011$
$a^{20} = 001111$	a ⁴¹ = 101110	a ⁶² = 100001
		a ⁶³ = 100000

ЛИТЕРАТУРА

- 1. Verkerk C. Special Purpose Processors. CERN-Data Handling Division, 1974, DD/74/27, p.40.
- Verkerk C. Special Purpose Processors for High Energy Physics Applications. CERN-Data Handling Division, 1977, DD/77/6, p.14.
- 3. Barsotti E. et al. A Modular Trigger Processing for High Energy Physics Experiments. Fermi National Accelerators Laboratory, 1978, FN-312, 2530.000.
- 4. Nikityuk N.M., Radzhabov P.S., Shafranov M.D. A New Method of Information Registration from Multiwire Proportional Chambers "Nucl.Instr. and Meth.", 1978, Vol.155, No 1, p.485-489.
- Никитюк Н.М., Раджабов Р.С., Шафранов М.Д. "Приборы и техника эксперимента", 1978, № 4, с.95-98; Ancheta Teofilo C. Syndrome-Source-Coding and Its Universal Generalization - IEEE Trans. on Inf.Theory", 1976, Vol.IT-22, No 4, p.432-436.
- 7. Peterson W.W., Weldon E.J. Error Correcting Codes MIT, 1971.
- 8. Berlekamp E.R. Algebraic Coding Theory. McGrow-Hill, 1968.
- 9. Блох Э.Л. О методе декодирования для кодов Боуза-Чоудхури, исправляющих тройные ошибки. "Известия Академии Наук СССР"; "Техническая кибернетика", 1964, № 3, с.30-37.
- Banerji R.B. A Decoding Procedure for Double-Error Correcting Bose-Ray-Chaudhuri Codes - "Proc.IRE", 1961, Vol.49, No 10, p.1585.
- Polkinghorn F. Decoding of Double and Triple Error Correcting Bose-Chaudhuri Codes - IEEE Trans. on Inf. Theory", 1966, Vol.IT-12, No 4, p.480-481.
- 12. Chien R.T., Cunmingham B.D., Oldham I.B. Hybrid Methods for Finding Roots of a Polynomial with Application to BCH Decoding - "IEEE Trans. on Inf.Theory", 1969, Vol.IT-15, No 2, p.329-335.
- Bartee T.C., Schneider P.I. Computation with Finite Fields - "Information and Control", 1963, Vol.6, No 1, p.79-98.
- 14. Tanaka H. et al. Computation Over Galois Fields Using Shift Registers. - "Information and Control", 1968, Vol.13, No 1, p.75-84.
- 15. Pradham D.K.A Theory of Galois Switching Functions -"IEEE Trans. on Comput.", 1978, Vol.C-27, No 3, p.239-248.
- Benjauthrit B., Reed I. Galois Switching Functions and Their Applications - "IEEE Trans. on Comput.", 1976, Vol.C-25, No 1, p.78-86.

- 17. Laws B.A., Ruchforth C.K. A Cellular-Array Multiplier for CF (2^m). - "IEEE Trans. on Comput.", 1971, Vol.C-20, No 12.
- Berlekamp E.R., Rumsey H., Solomon G. On the Solution of Algebraic Equations Over Finite Fields. - "Information and Control", 1967, Vol.10, p.553-564.
- 19. Texas Instruments Incorporated. The TTL Data Book for Design Engineers.
- 20. Никитюк Н.М., Раджабов Р.С., Шафранов М.Д. Устройство для считывания информации с координатной камеры - "Бюллетень изобретений", 1978, # 14, с.171.
- Гайдамака Р.И., Никитюк Н.М. Расчет спецпроцессора, оперирующего элементами поля Галуа GF(2^m) с помощью программы, написанной на языке SCOONSCHIP. ОИЯИ, P10-12702, Дубна, 1979, с.6.

Рукопись поступила в издательский отдел 9 июля 1980 года.

ТЕМАТИЧЕСКИЕ КАТЕГОРИИ ПУБЛИКАЦИЙ ОБЪЕДИНЕННОГО ИНСТИТУТА ЯДЕРНЫХ ИССЛЕДОВАНИЙ

Индеко	Тематика
1.	Экспериментальная физика высоких энергий
2.	Теоретическая физика высоких энергий
3.	Экспериментальная нейтронная физика
4.	Теоретическая физика низких энергий
5.	Математика
6.	Ядерная спектроскопия и радиохимия
7.	Физика тяжелых ионов
8.	Криогеника
9.	Ускорители
10.	Автоматизация обработки экспериментальных данных
11.	Вычислительная математика и техника
12.	Химия
13.	Техника физического эксперимента
14.	Исследования твердых тел и жидкостей ядерными методами
15.	Экспериментальная физика ядерных реакций при низких энергиях
16.	Дозиметрия и физика защиты
17.	Теория конденсированного состояния
18.	Использование результатов и методов фундаментальных физических исследований в смежных областях науки и техники