

ОБЪЕДИНЕННЫЙ  
ИНСТИТУТ  
ЯДЕРНЫХ  
ИССЛЕДОВАНИЙ  
ДУБНА



Г-604

10 - 8352

3/11.75

462/2-75

И.А.Голутвин, В.Д.Кондрашов, Д.А.Смолин

СЧЕТНЫЕ БЛОКИ В СТАНДАРТЕ "КАМАК"

**1974**

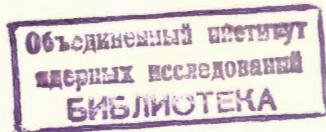
ОТДЕЛ НОВЫХ МЕТОДОВ УСКОРЕНИЯ

10 - 8352

И.А.Голутвин, В.Д.Кондрашов, Д.А.Смолин

СЧЕТНЫЕ БЛОКИ В СТАНДАРТЕ "КАМАК"

*Направлено в ПТЭ*



В Отделе новых методов ускорения ОИЯИ за период 1972-1973 г.г. был разработан и изготовлен комплекс электронной аппаратуры, выполненной в стандарте КАМАК. В этот комплекс входят 4 типа счетчиков:

- а/ двоичный /двоично-десятичный/ счетчик 2ПС-2О;
- б/ двоичный /двоично-десятичный/ счетчик ПС-5О;
- в/ двоичный счетчик 4ПС-2О;
- г/ двоичный счетчик 2ПС-100.

Как по конструкции, так и по логике у всех счетчиков много общего. Ширина всех блоков 17,2 мм. Каждый блок состоит из одного или нескольких счетчиков.

- Имеется возможность стробировать входы счетчиков:
- а/ внешним сигналом "Строб",
  - б/ внутренним сигналом "Запрет" /1/.

Есть возможность выключения сигнала "Строб" /переключатель/.

Каскадирование счетчика осуществляется:

- а/ внутри одного блока - переключателем;
- б/ между раздельными блоками - внешним кабелем.

Счетчики типа 2ПС-2О и ПС-5О могут работать как в двоичном, так и в двоично-десятичном коде. Емкость всех счетчиков  $2^{16}$  импульсов / $10^4$  импульсов для счетчиков типа 2ПС-2О и ПС-5О/. Включение индикаторной лампочки означает обращение контроллера к блоку. Сигналы "Вход", "Строб", "Выход" имеют уровни, соответствующие стандарту КАМАК.

Входное сопротивление /"Вход", "Строб"/ - 50 Ом.  
Выходное сопротивление /"Выход"/ - генератор тока.

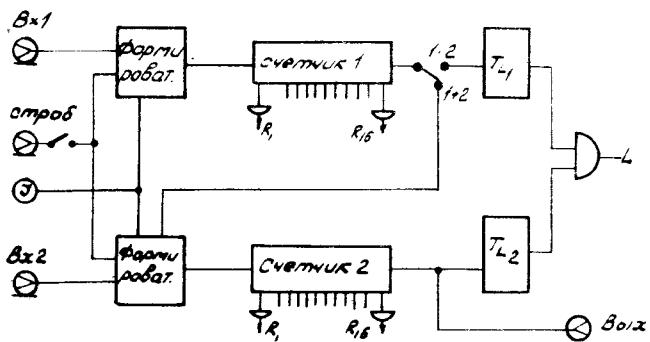
Задержка переднего фронта счетного импульса относительно переднего фронта Строба  $\geq 0$ . Ворота должны быть не короче, чем минимальная длительность импульса. Для чтения информации с любого счетчика используются шины R1 – R16.

2PC-20

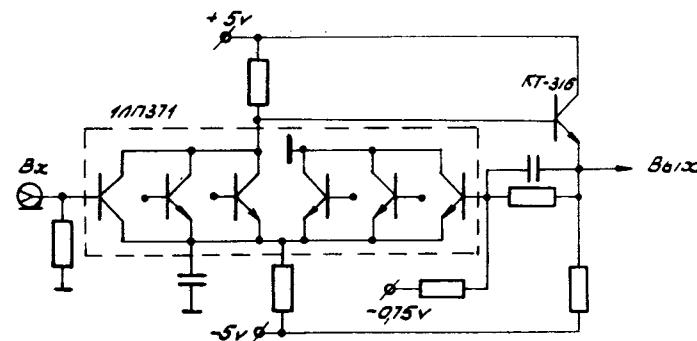
В блоке содержатся две независимые схемы. На рис. 1 представлена блок-схема счетчика.

Для нормальной работы триггеров 155 серии входной счетный импульс должен иметь фронты не хуже 5 мксек. Формирователь, поставленный на входе счетчика, сни-  
мает требование к фронтам входных импульсов и одновременно обеспечивает перевод уровней NIM в TTL. В качестве формирователя используется триггер Шмитта, выполненный на микромодуле типа 1ЛП 371 /рис. 2/.

Для аппаратуры, выполненной в стандарте КАМАК, характерна высокая степень интеграции и, естественно, высокая стоимость места в крейте, поэтому выносить индикацию содержимого счетчика на переднюю панель блока, как правило, нецелесообразно. В больших системах съем информации делается с помощью ЭВМ. В тех случаях, когда идет проверка аппаратуры в стендовых



*Рис. 1. Блок-схема 2ПС-2О.*



*Рис. 2. Формирователь на 1ЛПЗ71.*

условиях или объем аппаратуры небольшой и нет необходимости включения в систему ЭВМ, визуализация содержимого блоков делается с помощью специальных блоков индикации. Если информация, подлежащая индикации, представлена в двоичном коде, то в блоке индикации /либо в отдельном блоке/ необходимо иметь преобразователь кода /достаточно сложное и дорогое устройство/.

В представленных счетчиках /тип 2ПС-2О и ПС-5О/ этот вопрос решен небольшим усложнением схемы прямо в блоке - переключается режим работы с двоичного на двоично-десятичный.

В данном счетчике используются две схемы перехода.

Первая схема /рис. 3/ применяется только в первой декаде. В дальнейшем используется вторая схема /рис. 4/ более простая, но более медленная /~5 мГц/.

Испытания партии /20 блоков/ счетчиков дали следующие результаты:

- 1/ рабочая частота по первому каналу с учетом изменения напряжения питания:  $+6\text{ v} \pm 5\%$ ,  $-6\text{ v} \pm 5\%$  и  $U_{\text{вх}}$  от  $-0,6\text{ v}$  -  $1,8\text{ v}$ , составила  $0,27\text{ MHz} \pm 5\%$ ;
  - 2/ по второму каналу  $0,24\text{ MHz} \pm 5\%$ . Это снижение частоты по 2 каналу объясняется большой входной монтажной емкостью;
  - 3/ минимальная длительность стробирующего сигнала  $\geq 18\text{ нсек}$ ;

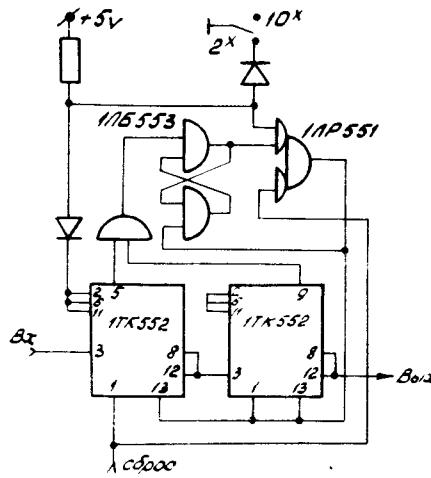


Рис. 3. Схема преобразователя из двоичного кода в двоично-десятичный /1/.

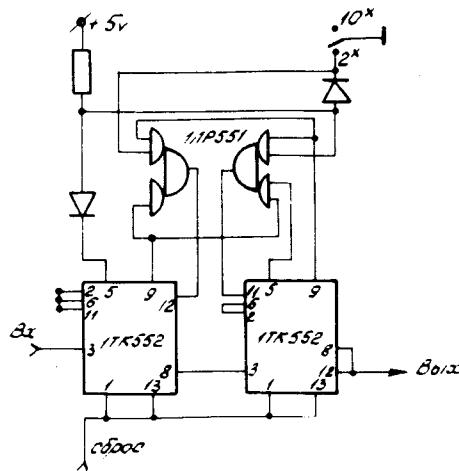


Рис. 4. Схема преобразователя из двоичного кода в двоично-десятичный /2/.

- 4/ задержка входного сигнала относительно строба  $\geq 0$  /перекрытие должно быть  $\geq 18$  нсек/;
- 5/ длительность входного импульса  $\geq 18$  нсек на уровне  $-0,6$  В;
- 6/ потребление по току:  
по цепи + 6 В - 600 мА;  
по цепи - 6 В - 70 мА;  
Блок содержит 59 интегральных схем.

### ПС-50

Данный счетчик по конструкции мало чем отличается от 2ПС-2О. Блок имеет один счетчик. Емкость его  $2^{16}$  или  $10^4$  импульсов. Рабочая частота счета  $0\text{--}70$  мГц  $\pm 5\%$ . Длительность входного импульса  $\geq 5$  нсек на уровне  $-0,6$  В/.

Блок-схема представлена на рис. 5.

Формирователь выполнен по той же схеме, что и в 2ПС-2О, но на транзисторах КТ-316Б. Первая декада выполнена на микросхемах 137 серии /рис. 6/. В нее входит и формирователь по длительности.

Для увеличения быстродействия 1-й триггер был выполнен на 2-х корпусах 1ЛБ 372, 2 - 4 - на 1ЛБ372 по схеме Д-триггера. Первый триггер работает правильно только при определенной длительности входного импульса, поэтому до него поставлен формирователь по

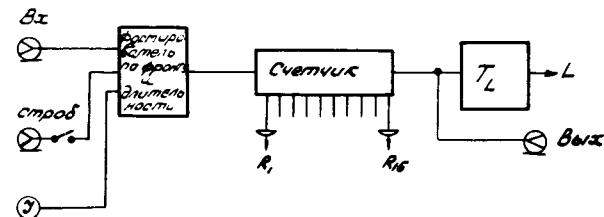
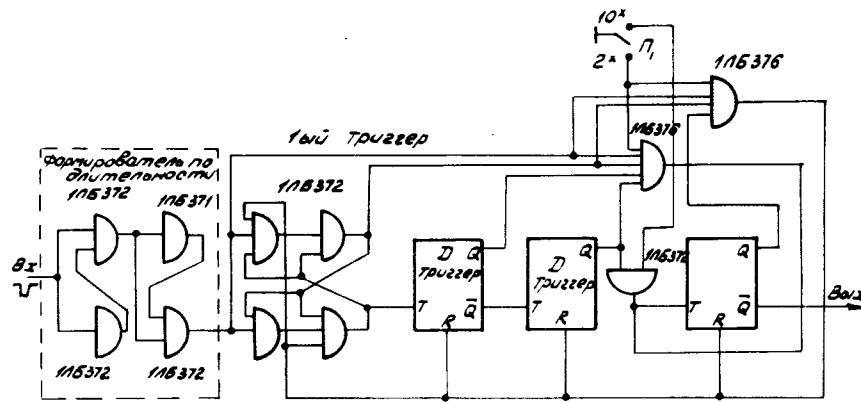


Рис. 5. Блок-схема ПС-50.



*Рис. 6. Схема формирователя и первой декады в ПС-50.*

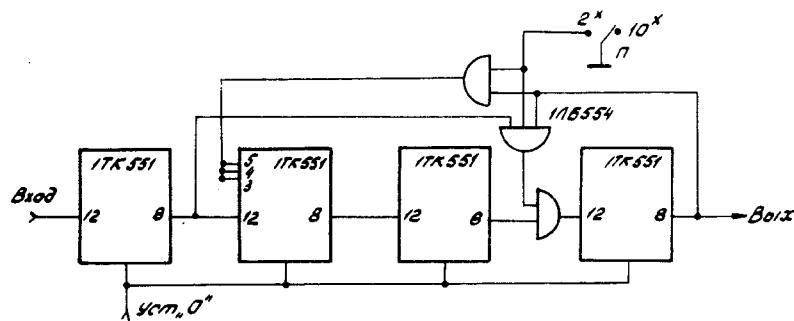


Рис. 7. Схема декады на УК-триггерах.

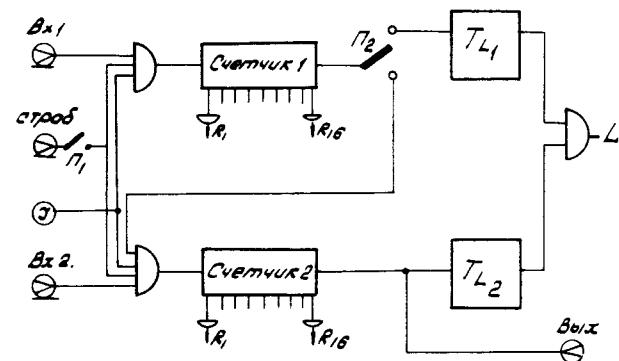
длительности. Последующие декады выполнены на JK - триггерах 155 серии /рис. 7/.

Потребляемый ток: 320 mA по цепи + 6 В,  
570 mA по цепи - 6 В.

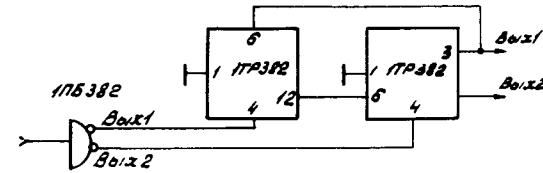
2PC-100

В блоке содержатся два счетчика емкостью  $2^{16}$  импульсов каждый. Рабочая частота  $165 \text{ мГц} \pm 3\%$ . Длительность входного импульса  $\geq 2,5 \text{ нсек}$  на уровне  $-0,6 \text{ В}$ . Блок-схема 2ПС-100 представлена на рис. 8.

В этом счетчике первые три триггера выполнены на 138 серии. Схема триггера представлена на рис. 9.



*Рис. 8. Блок-схема 2ПС-100.*



*Рис. 9. Схема триггера на 138 серии.*

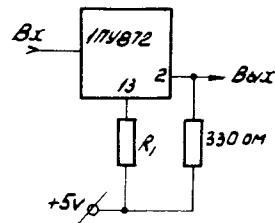


Рис. 10. Схема включения 1ПУ872.

Дальше идет переход на 155 серию. В качестве перехода используется микросхема 1ПУ872. В паспортных данных микросхемы указано, что ее максимальная частота  $15 \text{ мГц}$ . При работе с ними наблюдается разброс от 10 до  $30 \text{ мГц}$ . Чтобы повысить быстродействие и устранить разброс по частоте, нужно включить ее по схеме, представленной на рис. 10. Здесь вывод 13 подключается не сразу к питанию  $+5 \text{ В}$ , а через дополнительное сопротивление  $R$ , которое может меняться от 50 до 330 Ом в зависимости от быстродействия микросхемы.

Потребление блока по току:  $540 \text{ мА}$  по  $+6 \text{ В}$   
 $490 \text{ мА}$  по  $-6 \text{ В}$ .

#### 4ПС-20

Блок содержит 4 двоичных счетчика емкостью  $2^{16}$  импульсов каждый. Рабочая частота блока  $0\text{--}23 \text{ мГц} \pm 10\%$ . Длительность входного импульса  $\geq 6 \text{ нсек}$  на уровне  $-0,6 \text{ В}$ .

Блок-схема представлена на рис. 11.

На входе каждого счетчика поставлен формирователь. Выполнен он по схеме одновибратора на 1ЛБ 383. Счетчик собран на МН 7493. Дешифратор функций и адресов — на SN 74154.

Потребление по току: по  $+6 \text{ В}$  -  $920 \text{ мА}$ ,  
 по  $-6 \text{ В}$  -  $300 \text{ мА}$ .

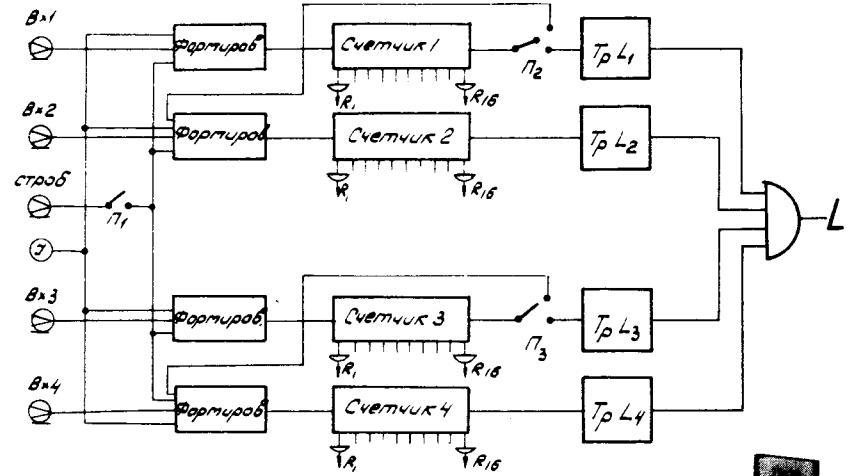


Рис. 11. Блок-схема 4ПС-20.

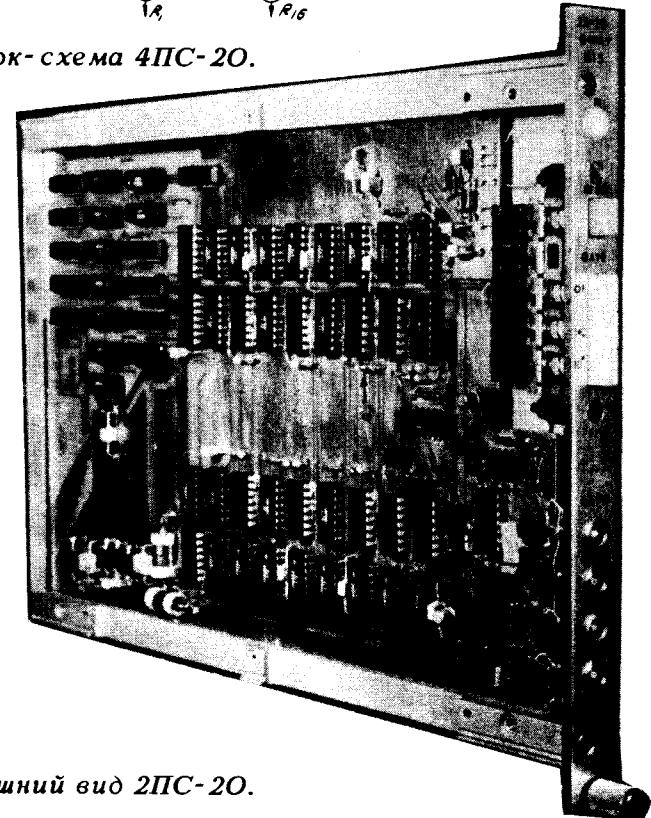


Рис. 12. Внешний вид 2ПС-20.

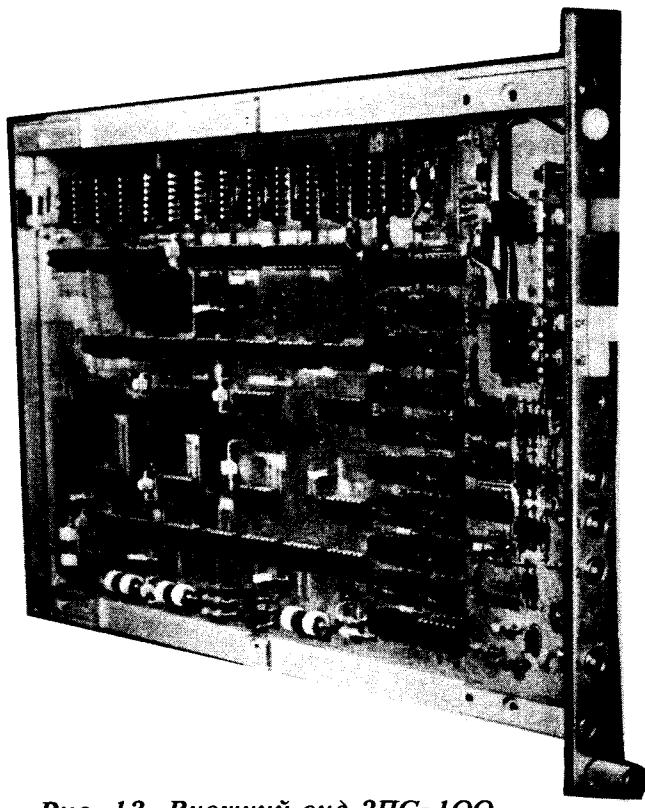


Рис. 13. Внешний вид 2ПС-100.



Рис. 14. Внешний вид 4ПС-20.

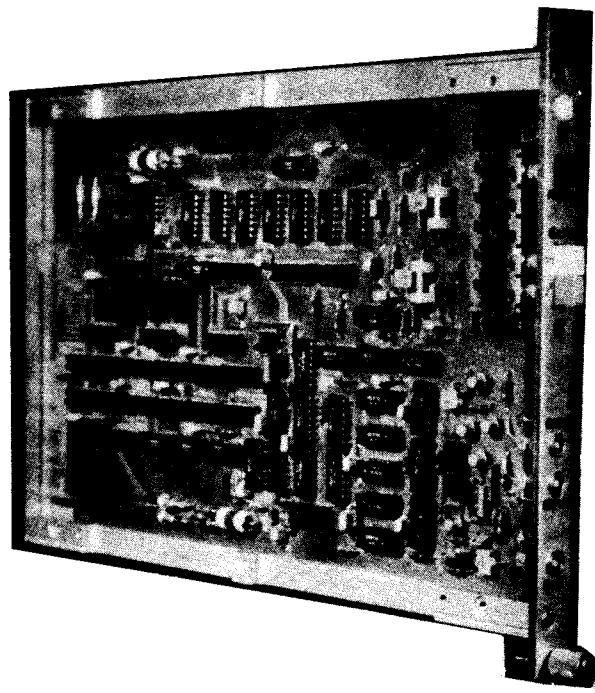


Рис. 15. Внешний вид ПС-50.

Передняя панель

Что установлено	Наличие этих элементов в блоках	2ПС-20	ПС-50	4ПС-20	2ПС-10
1. Кнопка "УСТ. в "0" всех триггеров и счетчиков		+	+	+	+
2. Переключатель каскадирования счетчиков - 1+2/1.2 3+4/3.4		+	+	+	+
В этом случае емкость счетчиков либо $2^{16}$ бит ( $10^4$ ), либо $2^{320}$ бит ( $10^8$ ). Этот переключатель запрещает выработку сигнала первого счетчика в режимах 1·2 и 3·4.					
3. Переключатель внешнего строба. В положении "Выключено" вход счетчиков не стробируется.		+	+	+	+
4. Переключатель режима работ - дает возможность работать или в двоичном ( $2^X$ ), либо в двоично-десятичном коде ( $10^X$ ).		+	+		
5. Разъемы типа МК-50					
1) Вход 1		+	+	+	+
2) Вход 2		+	+	+	+
3) Вход 3				+	
4) Вход 4				+	
5) Строб		+	+	+	+
6) Выход (2-го счетчика)		+	+	+	+
6. Индикаторная лампа (A)					

Структура команд по *Dataway*

Команда	Выполненная операция	Примечание							Наличие данной команды в счетчике
		2ПС-20	ПС-50	4ПС-20	2ПС-100	2ПС-20	ПС-50	4ПС-20	
1	2	3	4	5	6	7			
<i>N·A<sub>0</sub>·F<sub>0</sub></i>	чтение данных с 1-го счетчика	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>1</sub>·F<sub>0</sub></i>	чтение данных со 2-го счетчика	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>2</sub>·F<sub>0</sub></i>	чтение данных с 3-го счетчика	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>3</sub>·F<sub>0</sub></i>	чтение данных с 4-го счетчика	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>0</sub>·F<sub>2</sub></i>	чтение данных с 1-го счетчика с последующей установкой сч. в 0	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>1</sub>·F<sub>2</sub></i>	чтение данных со 2-го счетчика с последующей установкой сч. в 0	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>2</sub>·F<sub>2</sub></i>	чтение данных с 3-го счетчика с последующей установкой сч. в 0	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>3</sub>·F<sub>2</sub></i>	чтение данных с 4-го счетчика с последующей установкой сч. в 0	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>0</sub>·F<sub>6</sub></i>	чтение характеристики модуля	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>1</sub>·F<sub>6</sub></i>	проверка запроса L1	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>2</sub>·F<sub>6</sub></i>	проверка запроса L2	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>3</sub>·F<sub>6</sub></i>	проверка запроса L3	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>4</sub>·F<sub>6</sub></i>	проверка запроса L4	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>5</sub>·F<sub>6</sub></i>	установка в "0" 1-го сч. и источника запроса Lf	<i>Q = 1</i> <i>X = 1</i>							+
									ФУНКЦИЯ ЕСТЬ, Q
<i>N·A<sub>1</sub>·F<sub>9</sub>·S<sub>1</sub></i>	установка в "0" 2-го сч. и источника запроса L2	<i>X = 1</i>							+
<i>N·A<sub>2</sub>·F<sub>9</sub>·S<sub>1</sub></i>	установка в "0" 3-го сч. и источника запроса L3	<i>X = 1</i>							+
<i>N·A<sub>3</sub>·F<sub>9</sub>·S<sub>1</sub></i>	установка в "0" 4-го сч. и источника запроса L4	<i>X = 1</i>							+
<i>N·A<sub>4</sub>·F<sub>9</sub>·S<sub>1</sub></i>	установка в "0" источника запроса Lf	<i>X = 1</i>							+
<i>N·A<sub>1</sub>·F<sub>10</sub></i>	-	<i>L2</i>	<i>Q = 1</i> <i>X = 1</i>						+
<i>N·A<sub>0</sub>·F<sub>11</sub>·S<sub>1</sub></i>	добавление "1" в 1-й сч.	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>0</sub>·F<sub>12</sub>·S<sub>1</sub></i>	- в 2-й сч.	<i>Q = 1</i> <i>X = 1</i>							+
<i>N·A<sub>0</sub>·F<sub>13</sub>·S<sub>1</sub></i>	- в 3-й сч.	<i>Q = 1</i> <i>X = 1</i>							+

## Продолжение

1	2	3	4	5	6	7
<i>N·A<sub>0</sub>·F<sub>1</sub>·S<sub>1</sub></i>	чтение характеристики модуля	<i>Q = 1</i> <i>X = 1</i>				
<i>N·A<sub>1</sub>·F<sub>2</sub>·S<sub>1</sub></i>	установка в "0" 3-го сч. и источника запроса L2	<i>X = 1</i>				
<i>N·A<sub>2</sub>·F<sub>2</sub>·S<sub>1</sub></i>	установка в "0" 4-го сч. и источника запроса L3	<i>X = 1</i>				
<i>N·A<sub>3</sub>·F<sub>2</sub>·S<sub>1</sub></i>	установка в "0" источника запроса Lf	<i>X = 1</i>				
<i>N·A<sub>4</sub>·F<sub>2</sub>·S<sub>1</sub></i>	-	<i>L2</i>	<i>Q = 1</i> <i>X = 1</i>			
<i>N·A<sub>0</sub>·F<sub>11</sub>·S<sub>1</sub></i>	добавление "1" в 1-й сч.	<i>Q = 1</i> <i>X = 1</i>				
<i>N·A<sub>0</sub>·F<sub>12</sub>·S<sub>1</sub></i>	- в 2-й сч.	<i>Q = 1</i> <i>X = 1</i>				
<i>N·A<sub>0</sub>·F<sub>13</sub>·S<sub>1</sub></i>	- в 3-й сч.	<i>Q = 1</i> <i>X = 1</i>				

I	2	3	4	5	6	7
$\pi \cdot f_1, f_2$ , проверка счетчиков	- - в 4-й сч.	$g = 1, x = 1$ $g = 1$ (для всех) $x = 1$ (для 2П-20, 4П-20, 2П-100)	работает в двоично-де- сятичном коде.	+ работает в двоично-де- сятичном коде.	для инди- кации режимов работы счи- тчиков ис- пользуется множ. $R_1$ , $R_2$ , $R_3$ , сторб выключе- ний.	сторб включе- ний.
$\pi \cdot f_1, f_2$ ,	- - в 4-й сч.	$g = 1$ (для всех) $x = 0$ (для 2П-20, 4П-20, 2П-100)	счетчик работает в двоичном коде.	счетчик ра- ботет в двоичном коде.	$R_2, R_3 = 1$ , $R_1 = 0$ - сторб вы- ключе- ний.	$R_2, R_3 = 1$ , $R_1 = 1$ , сторб вклю- чен.
$\pi \cdot f_1, f_2$ , проверка счетчика	- - в 4-й сч.	$g = 1$ (для всех) $x = 0$ (для 2П-20, 4П-20, 2П-100)	счетчик работает в двоичном коде.	счетчик ра- ботет в двоичном коде.	$R_2 = 1$ счет- чик 1, 2 $R_3 = 1$ счетчик 3, 4 и т.д., т.е. емкость 2 <sup>32</sup> .	$R_2 = 1$ счет- чик 1, 2 $R_3 = 0$ в блоке $R_3 = 0$ незе- висимых счет- чиков по 2 <sup>16</sup> каждый.
$\pi \cdot f_1, f_2$ , проверка счетчика	- - в 4-й сч.	$x = 1$ $x = 0$ для всех типов счет- чиков.	работы	$x = 1$ $x = 0$		$2x2^{16}$ бит. $1x2^{32}$ бит.

В заключение авторы считают своим долгом выразить благодарность И.М.Мельниченко, Н.Н.Щербакову, Н.Н.Евдокимову, Н.И.Комаровой, Л.В.Свердлиной, В.И.Гурскому, Н.Ю.Шкобину за изготовление блоков, Н.И.Замятину - за помощь в настройке.

## *Литература*

1. EUR 4100 Revised Version, 1972, Luxembourg, August 1972.
  2. Н.И.Журавлев и др. Препринт ОИЯИ, 10-7332, Дубна, 1973.
  3. CERN-NP CAMAC Note 11-00 Feb. 1969.
  4. CERN-NP CAMAC Note 16-00 Feb. 1970.

*Рукопись поступила в издательский отдел  
31 октября 1974 года.*